(19) Weltorganisation für geistiges Eigentum Internationales Büro





(43) Internationales Veröffentlichungsdatum 4. August 2005 (04.08.2005)

PCT

(10) Internationale Veröffentlichungsnummer WO 2005/071844 A1

- (51) Internationale Patentklassifikation⁷: G01J 9/02
- H03L 7/18,
- (21) Internationales Aktenzeichen: PCT/EP2004/053438
- (22) Internationales Anmeldedatum:

14. Dezember 2004 (14.12.2004)

(25) Einreichungssprache:

Deutsch

(26) Veröffentlichungssprache:

Deutsch

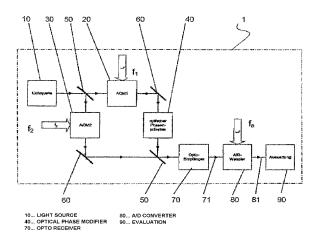
(30) Angaben zur Priorität:

10 2004 004 004.4 27. Januar 2004 (27.01.2004) DE

- (71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): ROBERT BOSCH GMBH [DE/DE]; Postfach 30 02 20, 70442 Stuttgart (DE).
- (72) Erfinder: und
- (75) Erfinder/Anmelder (nur für US): STEINLECHNER, Siegbert [DE/DE]; In Den Ziegelwiesen, 71229 Leonberg (DE).
- (74) Gemeinsamer Vertreter: ROBERT BOSCH GMBH; Postfach 30 02 20, 70442 Stuttgart (DE).
- (81) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare nationale Schutzrechtsart): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH,

[Fortsetzung auf der nächsten Seite]

- (54) Title: TRIGGERING OF A HETERODYNE INTERFEROMETER
- (54) Bezeichnung: ANSTEUERUNG FÜR EIN HETERODYN-INTERFEROMETER



- (57) Abstract: The invention relates to a method for triggering a heterodyne interferometer comprising two acousto-optical modulators that are disposed in separate light paths, a receiver which generates an analog signal, and an A/D converter that is mounted downstream thereof and converts the analog signal into a digital signal. One acousto-optical modulator is triggered at a modulation frequency f_1 while the other acousto-optical modulator is triggered at a different modulation frequency f_2 , the difference between the modulation frequencies f_1 and f_2 forming a heterodyne frequency f_{Het} . The analog signal is converted into the digital signal in the A/D converter at a sampling frequency f_a . Such a heterodyne interferometer allows a fixed ratio to be maintained between the modulation frequencies while preventing said frequencies from shifting towards each other due to aging and drift since at least two of the frequencies comprising the modulation frequencies f_1 , f_2 and the sampling frequency f_a are formed from a fundamental frequency f_{Quarz} of a common oscillator. Furthermore, the inventive method allows the sampling frequency f_{Het} . The measuring accuracy is increased because sampling takes places at a constant phase regardless of drift and age.
- (57) Zusammenfassung: Die Erfindung betrifft ein Verfahren zum Ansteuern eines Heterodyn-Interferometers mit zwei in getrennten Lichtwegen angeordneten akustooptischen Modulatoren, einem Empfänger, welcher ein Analogsignal erzeugt, und einem nachgeschalteten A/D-Wandler, der das Analogsignal in ein Digitalsignal wandelt, bei dem der eine akustooptische Modulator mit einer Modulationsfrequenz f_1 und der andere akustooptische Modulator mit einer anderen Modulationsfrequenz f_2

VO 2005/071844 A1

WO 2005/071844 A1

T TREAT BUILDING TO BUILD THE BUILD BUILD BUILD TO A STATE BUILD BUILD BUILD BUILD BUILD BUILD BUILD BUILD BUILD

CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare regionale Schutzrechtsart): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, MD, RU,

TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

Veröffentlicht:

mit internationalem Recherchenbericht

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

angesteuert werden, die Differenz der Modulationsfrequenzen f_1 und f_2 eine Heterodynfrequenz f_{Het} bildet und die Umwandlung des Analogsignals in das Digitalsignal im A/D Wandler mit der Abtastfrequenz f_a erfolgt. Bei einem solchen Heterodyn-Interferometer wird ein festes Verhältnis der Modulationsfrequenzen eingehalten und diese können sich nicht durch Alterung und Drift gegeneinander verschieben, indem zumindest zwei der Frequenzen aus den Modulationsfrequenzen f_1 , f_2 und der Abtastfrequenz f_2 aus einer Grundfrequenz f_3 eines gemeinsamen Oszillators gebildet werden. Weiterhin kann hierdurch erreicht werden, dass die Abtastfrequenz f_3 eine inem festen Phasenverhältnis zur Differenzfrequenz der Modulationsfrequenzen f_1 , f_2 , der Heterodynfrequenz f_3 , steht. Die Messgenauigkeit wird erhöht, da die Abtastung unabhängig von Drift und Alterung bei konstanter Phase erfolgt.

5

10

20

25

30

Ansteuerung für ein Heterodyn-Interferometer

15 Stand der Technik

Die Erfindung betrifft Verfahren zum Ansteuern eines Heterodyn-Interferometers mit zwei in getrennten Lichtwegen angeordneten akustooptischen Modulatoren, einem Empfänger, welcher ein Analogsignal erzeugt, und einem nachgeschalteten A/D-Wandler, der das Analogsignal in ein Digitalsignal wandelt, bei dem der eine akustooptische Modulator mit einer Modulationsfrequenz f_1 und der andere akustooptische Modulator mit einer anderen Modulationsfrequenz f_2 angesteuert werden, die Differenz der Modulationsfrequenzen f_1 und f_2 eine Heterodynfrequenz f_{Het} bildet und die Umwandlung des Analogsignals in das Digitalsignal im A/D-Wandler mit der Abtastfrequenz f_a erfolgt.

Die Erfindung betrifft weiterhin eine Vorrichtung aus einer Ansteuereinrichtung und einem Heterodyn-Interferometer mit zwei in getrennten Lichtwegen angeordneten akustooptischen Modulatoren, einem Empfänger, welcher ein Analogsignal liefert, und einem nachgeschalteten A/D-Wandler zur Bildung eines Digitalsignals aus dem Analogsignal, wobei der eine akustooptische Modulator mit einer Modulations-

-2-

frequenz f_1 und der andere akustooptische Modulator mit einer anderen Modulationsfrequenz f_2 angesteuert ist, und die Differenz der Modulationsfrequenzen f_1 und f_2 einer Heterodynfrequenz f_{Het} entspricht und für die Umwandlung des Analogsignals in das Digitalsignal eine Abtastfrequenz f_a vorgesehen ist.

5

10

15

20

25

Heterodyn-Interferometer werden benutzt, um die durch einen optischen Phasenschieber verursachte Phasenverschiebung eines Lichtstrahls zu messen. Als
optischer Phasenschieber kann beispielsweise die Länge einer optischen Umwegleitung fungieren, deren Länge zu messen ist. Heterodyn-Interferometer sind aus der
Fachliteratur bereits hinreichend bekannt.

Bei einem Heterodyn-Interferometer wird der Strahl einer Lichtquelle, üblicherweise ein Laser, durch einen Strahlteiler auf zwei akustooptische Modulatoren geleitet. Die beiden akustooptische Modulatoren werden mit den Frequenzen f₁ und f₂, die typischerweise im MHz-Bereich liegen, angesteuert. Dabei werden die Lichtstrahlen am Ausgang der akustooptische Modulatoren um die entsprechende Frequenz gegenüber der Orginal-Lichtfrequenz verschoben.

Die beiden frequenzverschobenen Lichtstrahlen werden dann über Spiegel wieder einem Strahlteiler zugeführt und vereinigt, wobei einer der beiden Strahlen über einen optischen Phasenschieber verzögert wird. Dies kann durch Materialien geschehen, die die Phase des Lichts verschieben oder in denen die Lichtgeschwindigkeit des Lichts gegenüber Luft verringert ist. Eine weitere Ausführungsform kann vorsehen, dass durch weitere Spiegel das Licht umgelenkt wird und somit das Licht einen optischen Umweg laufen muss. Nachdem beide Lichtstrahlen durch den Strahlteiler, beispielsweise in Form eines halbdurchlässigen Spiegels, wieder vereinigt sind, wird das Licht einem Empfänger zugeführt, der einen Photodetektor und in der Regel einen Verstärker enthält.

WO 2005/071844

Beide Lichtstrahlen interferieren und erzeugen im Empfänger eine Schwebungsfrequenz, die als Heterodynfrequenz f_{Het} bezeichnet wird. Diese Frequenz berechnet sich nach

5
$$f_{Het} = |f_1 - f_2|$$

Die Phase dieses Signals, bezogen auf die Phasenlage eines durch Mischung von f₁ mit f₂ gewonnenen elektrischen Signals der Frequenz f_{Het}, entspricht der Phasenverschiebung des optischen Phasenschiebers, die gemessen werden soll.

10

Das Analogsignal, welches am Ausgang des Empfängers zur Verfügung steht, wird einem nachfolgend angeordneten A/D-Wandler zugeführt, der ein Digitalsignal generiert. Die Umwandlung geschieht dabei mit einer Abtastrate der Frequenz fa. Das Digitalsignal wird dann einer Auswerteeinheit zur Weiterverarbeitung zugeführt.

15

Bei den oben beschriebenen Heterodyn-Interferometern kann die Erzeugung der Frequenzen f_1 , f_2 und f_a im Betrieb zu starken Schwankungen der Heterodynfrequenz $f_{\text{Het}} = |f_1 - f_2|$ führen, da die Oszillatoren zum einen mit der Temperatur und zum anderen über die Alterung einen Frequenzdrift aufweisen können. Weiterhin ist nachteilig, dass das die Austastfrequenz f_a zur Heterodynfrequenz f_{Het} nicht in einem ganzzahligen Verhältnis steht und zudem nicht konstant ist.

25

20

Es ist Aufgabe der Erfindung, ein Verfahren zur Ansteuerung eines Heterodyn-Interferometer bereitzustellen, das diese Nachteile nicht aufweist. Es ist weiterhin Aufgabe der Erfinding eine entsprechende Vorrichtung aus einer Ansteuereinrichtung eines Heterodyn-Interferometer bereitzustellen.

-4-

Vorteile der Erfindung

Die das Verfahren betreffende Aufgabe der Erfindung wird dadurch gelöst, dass zumindest zwei der Frequenzen aus den Modulationsfrequenzen f₁, f₂ und der Abtastfrequenz f_a aus einer Grundfrequenz f_{Quarz} eines gemeinsamen Oszillators gebildet werden. Hierdurch kann erreicht werden, dass ein festes Verhältnis der Modulationsfrequenzen eingehalten wird und diese sich nicht durch Alterung und Drift gegeneinander verschieben. Weiterhin kann hierdurch erreicht werden, dass die Abtastfrequenz f_a in einem festen Phasenverhältnis zur Differenzfrequenz der Modulationsfrequenzen f₁,f₂, der Heterodynfrequenz f_{Het}, steht. Die Messgenauigkeit wird erhöht, da die Abtastung unabhängig von Drift und Alterung bei konstanter Phase erfolgt.

Werden die Modulationsfrequenzen f₁ und f₂ aus der Grundfrequenz f_{Quarz} nach dem Verfahren der direkten digitalen Synthese (DDS) generiert, indem ein digitaler Akkumulator der Wortbreite N pro Taktimpuls des als Quarzoszillator mit der Grundfrequenz f_{Quarz} ausgebildeten Oszillators um eine ganze Zahl Z inkrementiert wird, kann die Bereitstellung der Signale kostengünstig rein digital erfolgen. Zudem können die Modulationsfrequenzen hiermit frei programmiert werden.

Werden die Modulationsfrequenzen f_1 und f_2 getrennt in separaten DDS-Einheiten aus der Grundfrequenz f_{Quarz} generiert, können kommerziell erhältliche kostengünstige integrierte Schaltungen verwendet werden.

25

Eine besonders einfach zu realisierende Ausführungsform mit linearem Phasenverlauf sieht vor, dass durch das Inkrementieren des digitalen Akkumulators ein sägezahnförmiger Werteverlauf seines Inhaltes gebildet wird.

30 Eine für die Modulation der akustooptischen Modulatoren besonders geeignete reine sinusförmige Ansteuerung wird dadurch erreicht, dass der Werteverlauf im digitalen

WO 2005/071844

Akkumulator als Phasenwert einer Kosinus-Schwingung interpretiert wird, dass über eine in einem ROM abgelegte Tabelle und/oder algorithmische Verfahren aus dem Phasenwert ein Abtastwert einer Kosinus-Schwingung ermittelt wird und diese in einem analogen Tiefpassfilter geglättet wird.

5

10

Ein vereinfachter Schaltungsaufbau sieht vor, dass die Abtastfrequenz f_a für den A/D-Wandler durch eine Teiler-Einheit aus der Modulationsfrequenz f_1 gebildet wird, oder dass die Abtastfrequenz f_a für den A/D-Wandler durch eine Teiler-Einheit aus der Modulationsfrequenz f_2 gebildet wird, wodurch ein weiterer Oszillator eingespart werden kann.

Beträgt die Abtastfrequenz f_a ein ganzzahliges Vielfaches der Heterodynfrequenz f_{Het} , wird eine Verbesserung der Messgenauigkeit erreicht.

Bildet das Verhältnis zwischen der Abtastfrequenz fa und der Heterodynfrequenz fHet mindestens den Faktor 2, wird eine gute Messgenauigkeit bei geringem Schaltungsaufwand erzielt.

Die die Vorrichtung betreffende Aufgabe der Erfindung wird dadurch gelöst, dass die Ansteuereinrichtung für die Erzeugung zumindest zweier der Frequenzen aus den Modulationsfrequenzen f₁, f₂ und der Abtastfrequenz f_a einen gemeinsamen Oszillator mit der Grundfrequenz f_{Quarz} aufweist. Hierdurch wird mit geringem Schaltungsaufwand eine von Drift und Bauteilalterung unabhängige Messgenauigkeit erreicht.

25

30

Eine bevorzugte Ausführungsform sieht vor, dass für die Erzeugung der Modulationsfrequenzen f_1 und f_2 aus der Grundfrequenz f_{Quarz} ein direkter digitaler Synthesizer (DDS) vorgesehen ist, der einen digitalen Akkumulator der Wortbreite N aufweist, welcher pro Takteinheit des als Quarzoszillator ausgebildeten Oszillators (100) mit einer Taktfrequenz f_{Quarz} mittels einer Inkrementierstufe um eine ganze Zahl Z

inkrementierbar ist. Hierdurch können die Signale kostengünstig auf digitalem Weg erzeugt und frei programmiert werden.

Werden für die Erzeugung der Modulationsfrequenzen f₁ und f₂ getrennte DDS-5 Einheiten vorgesehen, können kostengünstige kommerziell erhältliche Bauteile eingesetzt werden.

Eine vereinfachte Schaltungsausführung sieht vor, dass eine Teiler-Einheit zur Erzeugung der Abtastfrequenz f_a aus der Modulationsfrequenz f₁ vorhanden ist oder dass eine Teiler-Einheit zur Erzeugung der Abtastfrequenz f_a aus der Modulationsfrequenz f₂ vorhanden ist.

Eine bevorzugte Ausführung sieht vor, dass das Teilungsverhältnis der Teiler-Einheit ganzzahlig ist. Hierdurch wird eine besonders gute Messgenauigkeit erzielt.

15

10

Eine einfache Ausführung mit guter Messgenauigkeit sieht vor, dass das Teilungsverhältnis der Teiler-Einheit mindestens 2 beträgt.

Zeichnungen

20

25

Die Erfindung wird im folgenden anhand eines in den Figuren dargestellten Ausführungsbeispiels näher erläutert. Es zeigen:

Figur 1 schematisch ein Heterodyn-Interferometer gemäß dem Stand der Technik; Figur 2 schematisch eine Oszillator-Anordnung für ein Heterodyn-Interferometer;

Figur 3 schematisch eine andere Ausführungsform für eine Oszillator-Anordnung.

Beschreibung der Ausführungsbeispiele

Fig. 1 zeigt schematisch ein Heterodyn-Interferometer 1, wie es aus dem Stand der 30 Technik bekannt ist.

Der Strahl einer Lichtquelle 10 wird durch einen Strahlteiler 50 auf zwei akustooptische Modulatoren 20, 30, in der Figur mit AOM1 und AOM2 bezeichnet, geleitet. Die beiden akustooptische Modulatoren 20, 30 werden mit den Frequenzen f₁ und f₂, die typischerweise im MHz-Bereich liegen, angesteuert. Dabei werden die Lichtstrahlen am Ausgang der akustooptische Modulatoren 20, 30 um die entsprechende Frequenz gegenüber der Orginal-Lichtfrequenz verschoben. Als Lichtquelle 10 wird vorzugsweise ein Laser mit langer Kohärenzlänge verwendet. Die beiden frequenzverschobenen Lichtstrahlen werden dann über Spiegel 60 wieder einem Strahlteiler 50 zugeführt und vereinigt, wobei einer der beiden Strahlen über einen optischen Phasenschieber 40 verzögert wird. Dies kann durch Materialien geschehen, die die Phase des Lichts verschieben oder in denen die Lichtgeschwindigkeit des Lichts gegenüber Luft verringert ist. Eine weitere Ausführungsform kann vorsehen, dass durch weitere Spiegel das Licht umgelenkt wird und somit das Licht einen optischen Umweg laufen muss. Nachdem beide Lichtstrahlen durch den Strahlteiler 50, beispielsweise in Form eines halbdurchlässigen Spiegels, wieder vereinigt sind, wird das Licht einem Empfänger 70 zugeführt. Der Empfänger 70 ist durch einen Photodetektor ausgebildet, dem ein Verstärker nachgeschaltet ist, der ein Analogsignal 71 liefert. Der Verstärker kann im Empfänger 70 integriert sein.

20 Beide Lichtstrahlen interferieren und erzeugen im Empfänger 70 eine Schwebungsfrequenz, die als Heterodynfrequenz f_{Het} bezeichnet wird. Diese Frequenz berechnet sich nach

$$f_{Het} = | f_1 - f_2 |$$

25

5

10

15

Die Phase dieses Signals, bezogen auf die Phasenlage eines durch Mischung von f₁ mit f₂ gewonnenen elektrischen Signals der Frequenz f_{Het}, entspricht der Phasenverschiebung des optischen Phasenschiebers 40, die gemessen werden soll.

Das Analogsignal 71, welches am Ausgang des Empfängers 70 zur Verfügung steht, wird einem nachfolgend angeordneten A/D-Wandler 80 zugeführt, der ein Digital-

signal 81 generiert. Die Umwandlung geschieht dabei mit einer Abtastrate der Frequenz fa. Das Digitalsignal 81 wird dann einer Auswerteeinheit 90 zur Weiterverarbeitung zugeführt.

Dem Stand der Technik entsprechend, werden die Frequenzen f₁, f₂ und f_a aus getrennten Quarzoszillatoren gewonnen, was die oben genannten Nachteile hinsichtlich der Stabilität der Frequenzverhältnisse zueinander aufweist.

Fig. 2 zeigt eine Oszillator-Anordnung für einen Heterodyn-Interferometer gemäß der Erfindung.

Zur Erzeugung der AOM-Frequenzen f_1 und f_2 wird das als <u>direkte digitale Synthese</u> bekannte DDS-Verfahren eingesetzt. Bei diesem Verfahren wird ein digitaler Akkumulator der Wortbreite N pro Taktimpuls eines als Quarzoszillator ausgebildeten Oszillators 100 mit der Taktfrequenz f_{Quarz} um eine ganze Zahl Z inkrementiert. Dabei läuft der Akkumulator durch das ständige Inkrementieren periodisch über. Der Werteverlauf im Akkumulator über die Zeit entspricht dabei einer Sägezahnfunktion mit dem Wertebereich 0 bis 2^N-1 (N kann beispielsweise 32 sein). Die Werte im Akkumulator werden als Phasenwert

 $F = (2 * \pi * Z) / 2^{N}$

10

15

20

25

30

einer Kosinus-Schwingung interpretiert. Über eine ROM-Tabelle und/oder über algorithmische Verfahren wird aus diesem Phasenwert ein Abtastwert cos (F) der Kosinus-Schwingung geformt. Dieser Abtastwert wird über einen D/A-Wandler ausgegeben und analog tiefpassgefiltert, wodurch sich ein zeitkontinuierliches kosinusförmiges Analogsignal der Frequenz

$$f = f_{Quarz} * Z/2^N$$

ergibt.

An sich sind direkte digitale Synthesizer als integrierte Schaltung bekannt und bilden eine DDS-Einheit. Mit dieser integrierten Schaltung lassen sich mit einer Grundfrequenz per Programmierung kostengünstig hochgenaue Frequenzgeneratoren realisieren, die sich im Bereich von 0 bis ca. 1/3 der Grundfrequenz mit hoher Auflösung durchstimmen lassen.

Erfindungsgemäß werden die zwei AOM-Frequenzen f₁ und f₂ mittels zwei getrennten DDS-Einheiten 110, 120 erzeugt, wobei ein Inkrementwert Z₁ für die DDS-Einheit 110 und ein Inkrementwert Z₂ für die DDS-Einheiten 120 vorgegeben wird. Kennzeichnend ist weiterhin, dass die Grundfrequenz für beide DDS-Einheiten 110, 120 mittels eines gemeinsamen Oszillators 100 gebildet wird.

Für die AOM-Frequenzen f₁ und f₂, die Heterodynfrequenz f_{Het} und die Inkrementwerte Z₁ und Z₂ ergeben sich folgende Gleichungen:

$$f_1 = f_{Quarz} * Z_1 / 2^N$$

5

10

20

25

30

$$f_2 = f_{Quarz} * Z_2 / 2^N$$

$$f_{Het} = |f_1 - f_2| = f_{Quarz} * (|Z_1 - Z_2|)/2^N$$

Im gezeigten Ausführungsbeispiel wird die Abtastrate f_a des A/D-Wandlers 80 durch direkte Teilung der Frequenz f₁ durch einen ganzzahligen Faktor N₁ gewonnen. Dies wird in einer beispielsweise integrierten Teilereinheit 130 realisiert.

Hinsichtlich der Genauigkeit der Abtastung beim A/D-Wandler 80 kann es vorteilhaft sein, wenn die Abtastrate f_a genau das k-fache der Heterodynfrequenz f_{Het} beträgt, wobei k eine ganze Zahl ist.

- 10 -

Damit ergibt sich folgende Gleichung:

$$f_a = k * f_{Het} = f_1 / N_1$$

5 Für den Teilfaktor N₁ ergibt sich demnach folgende Beziehung:

$$N_1$$
 = runden $\{f_1 / (k * f_{Het})\}$

Da Z_1 ein ganzzahliges Vielfaches von N_1 * k sein muss, ergibt sich für Z_1 folgende Beziehung:

$$Z_1 = k * N_1 * runden {(2^N * f_1) / (k * N_1 * f_{Quarz})}$$

Für Z₂ gilt dann:

15

 $Z_2 = Z_1 * \{1 + 1 / (k * N_1)\}$

In einem Ausführungsbeispiel werden folgende Werte gewählt:

20
$$f_{Quarz}=120 \text{ MHz},$$

$$f_1=\text{ca. } 34,9 \text{ MHz und } f_2=\text{ca. } 35,1 \text{ MHz und damit } f_{\text{Het}}=\text{ca. } 0,2 \text{ MHz},$$

$$k=4$$

Diese werden erreicht mit N = 32 und $N_1 = 44$ durch Wahl von

$$Z_1 = 1249119696$$
 und $Z_2 = 1256216967$

Es ergibt sich somit für:

25

30
$$f_1 = 34,9000011$$
 MHz und $f_2 = 35,0982966$ MHz, $f_{Het} = 0,1982955$ MHz und $f_a = 0,7931818$ MHz

- 11 -

In Fig. 3 ist eine weitere Ausführungsform einer Oszillator-Anordnung für einen Heterodyn-Interferometer aufgezeigt. Im Unterschied zu der in Fig. 2 dargestellten Ausführungsform wird die Abtastfrequenz f_a mittels einer Teiler-Einheit 140 aus der Frequenz f₂ generiert. Es ergeben sich analog zum oben beschriebenen Ausführungsbeispiel folgende Gleichungen:

$$f_{a} = k * f_{Het} = f_{2} / N_{2}$$

$$10 \qquad N_{2} = \text{runden } \{f_{2} / (k * f_{Het})\}$$

$$Z_{2} = k * N_{2} * \text{runden } \{(2^{N} * f_{2}) / (k * N_{2} * f_{Quarz})\}$$

$$Z_{1} = Z_{2} * \{1 - 1 / (k * N_{2})\}$$

In diesem Ausführungsbeispiel werden folgende Werte gewählt:

$$f_{Quarz}$$
 = 120 MHz,
 f_1 = ca. 34,9 MHz und f_2 = ca. 35,1 MHz und damit f_{Het} = ca. 0,2 MHz,
 k = 4

Diese werden erreicht mit N = 32 und N_2 = 44 durch Wahl von

$$Z_1 = 1249140025$$
 und $Z_2 = 1256277968$

Es ergibt sich somit:

15

25

30

$$\begin{split} f_1 &= 34,9005691 \text{ MHz und } f_2 = 35,1000009 \text{ MHz,} \\ f_{\text{Het}} &= 0,1994318 \text{ MHz und } f_a = 0,7977273 \text{ MHz} \end{split}$$

- 12 -

Insgesamt lassen sich mit den oben beschriebenen DDS-Einheiten kostengünstig entsprechende Frequenzen für Heterodyn-Interferometer realisieren, da hoch präzise Frequenzen generiert werden können, die eine besondere Frequenzstabilität ergeben, wie sie für bestimmte Messaufgaben von Vorteil sind.

5

10

15

20

25

Ansprüche

1. Verfahren zum Ansteuern eines Heterodyn-Interferometers (1) mit zwei in getrennten Lichtwegen angeordneten akustooptischen Modulatoren (20, 30), einem Empfänger (70), welcher ein Analogsignal (71) erzeugt, und einem nachgeschalteten A/D-Wandler (80), der das Analogsignal (71) in ein Digitalsignal (81) wandelt, bei dem der eine akustooptische Modulator (20) mit einer Modulationsfrequenz f₁ und der andere akustooptische Modulator (30) mit einer anderen Modulationsfrequenz f₂ angesteuert werden, die Differenz der Modulationsfrequenzen f₁ und f₂ eine Heterodynfrequenz f_{Het} bildet und die Umwandlung des Analogsignals (71) in das Digitalsignal (81) im A/D-Wandler (80) mit der Abtastfrequenz f_a erfolgt, dadurch gekennzeichnet,

dass zumindest zwei der Frequenzen aus den Modulationsfrequenzen f₁, f₂ und der Abtastfrequenz f_a aus einer Grundfrequenz f_{Quarz} eines gemeinsamen Oszillators (100) gebildet werden.

- 14 -

- 2. Verfahren nach Anspruch 1, dadurch gekennzeichnet, dass die Modulationsfrequenzen f₁ und f₂ aus der Grundfrequenz f_{Quarz} nach dem Verfahren der direkten digitalen Synthese (DDS) generiert werden, indem ein digitaler Akkumulator der Wortbreite N pro Taktimpuls des als Quarzoszillator mit der Grundfrequenz f_{Quarz} ausgebildeten Oszillators (100)
- Verfahren nach Anspruch 1 oder 2, dadurch gekennzeichnet, dass die Modulationsfrequenzen f₁ und f₂ getrennt in separaten DDS-Einheiten (110, 120) aus der Grundfrequenz f_{Quarz} generiert werden.
- Verfahren nach einem der Ansprüche 1 bis 3, dadurch gekennzeichnet, dass durch das Inkrementieren des digitalen Akkumulators ein sägezahnförmiger Werteverlauf seines Inhaltes gebildet wird.

um eine ganze Zahl Z inkrementiert wird .

5

5. Verfahren nach einem der Ansprüche 1 bis 4,
 dadurch gekennzeichnet,
 dass der Werteverlauf im digitalen Akkumulator als Phasenwert einer
 Kosinus-Schwingung interpretiert wird,
 über eine in einem ROM abgelegte Tabelle und/oder algorithmische
 Verfahren aus dem Phasenwert ein Abtastwert einer Kosinus-Schwingung
 ermittelt wird und
 diese in einem analogen Tiefpassfilter geglättet wird.

WO 2005/071844

5

10

15

PCT/EP2004/053438

- 15 -

- 6. Verfahren nach einem der Ansprüche 1 bis 5, dadurch gekennzeichnet, dass die Abtastfrequenz f_a für den A/D-Wandler (80) durch eine Teiler-Einheit (130) aus der Modulationsfrequenz f₁ gebildet wird, oder dass die Abtastfrequenz f_a für den A/D-Wandler (80) durch eine Teiler-Einheit (120) aus der Modulationsfrequenz f₂ gebildet wird.
- Verfahren nach einem der Ansprüche 1 bis 6, dadurch gekennzeichnet, dass die Abtastfrequenz f_a ein ganzzahliges Vielfaches der Heterodynfrequenz f_{Het} beträgt.
 - Verfahren nach Anspruch 7, dadurch gekennzeichnet, dass das Verhältnis zwischen der Abtastfrequenz f_a und der Heterodynfrequenz f_{Het} mindestens den Faktor 2 bildet.
- 9. Vorrichtung aus einer Ansteuereinrichtung und einem Heterodyn-Interferometer (1) mit zwei in getrennten Lichtwegen angeordneten akustooptischen Modulatoren (20, 30), einem Empfänger (70), welcher ein Analogsignal (71) liefert, und einem nachgeschalteten A/D-Wandler (80) zur
 Bildung eines Digitalsignals (81) aus dem Analogsignal (71), wobei der eine
 akustooptische Modulator (20) mit einer Modulationsfrequenz f₁ und der

 25 andere akustooptische Modulator (30) mit einer anderen Modulationsfrequenz f₂ angesteuert ist, und die Differenz der Modulationsfrequenzen f₁
 und f₂ einer Heterodynfrequenz f_{Het} entspricht und für die Umwandlung des
 Analogsignals (71) in das Digitalsignal (81) eine Abtastfrequenz f_a
 vorgesehen ist,

 dadurch gekennzeichnet,

- 16 -

dass die Ansteuereinrichtung für die Erzeugung zumindest zweier der Frequenzen aus den Modulationsfrequenzen f₁, f₂ und der Abtastfrequenz f_a einen gemeinsamen Oszillator (100) mit der Grundfrequenz f_{Quarz} aufweist.

5 10. Vorrichtung nach Anspruch 9,

dadurch gekennzeichnet,

dass für die Erzeugung der Modulationsfrequenzen f_1 und f_2 aus der Grundfrequenz f_{Quarz} ein direkter digitaler Synthesizer (DDS) vorgesehen ist, der einen digitalen Akkumulator der Wortbreite N aufweist, welcher pro Takteinheit des als Quarzoszillator ausgebildeten Oszillators (100) mit einer Taktfrequenz f_{Quarz} mittels einer Inkrementierstufe um eine ganze Zahl Z inkrementierbar ist.

- 11. Vorrichtung nach Anspruch 9 oder 10,
- 15 dadurch gekennzeichnet,

dass für die Erzeugung der Modulationsfrequenzen f_1 und f_2 getrennte DDS-Einheiten (110, 120) vorgesehen sind.

- 12. Vorrichtung nach einem der Ansprüche 9 bis 11,
- 20 dadurch gekennzeichnet,

dass eine Teiler-Einheit (130) zur Erzeugung der Abtastfrequenz f_a aus der Modulationsfrequenz f_1 vorhanden ist oder

dass eine Teiler-Einheit (140) zur Erzeugung der Abtastfrequenz f_a aus der Modulationsfrequenz f_2 vorhanden ist.

25

10

13. Vorrichtung nach einem der Ansprüche 9 bis 12,

dadurch gekennzeichnet,

dass das Teilungsverhältnis der Teiler-Einheit (130, 140) ganzzahlig ist.

- 17 -

14. Vorrichtung nach Anspruch 13,dadurch gekennzeichnet,dass das Teilungsverhältnis der Teiler-Einheit (130, 140) mindestens 2beträgt.

5

1/2

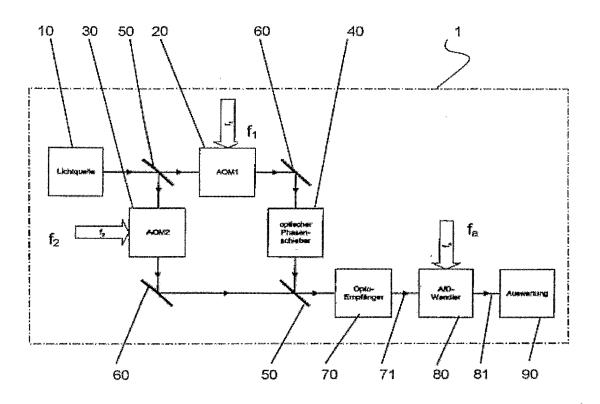


Fig. 1



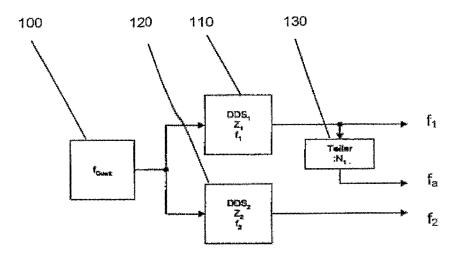


Fig. 2

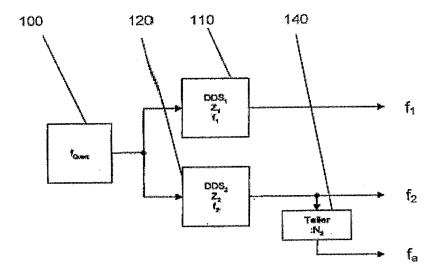


Fig. 3

INTERNATIONAL SEARCH REPORT

Intertional Application No
PCT/EP2004/053438

Y					
A. CLASSI IPC 7	FICATION OF SUBJECT MATTER H03L7/18 G01J9/02				
According to	o International Patent Classification (IPC) or to both national classific	ation and IPC			
	SEARCHED	allon and IPO			
Minimum do	ocumentation searched (classification system followed by classification HO3L GO1J HO1L	on symbols)			
Documenta	tion searched other than minimum documentation to the extent that s	uch documents are included in the fields se	earched		
Electronic d	lata base consulted during the international search (name of data bas	se and, where practical, search terms used)		
EPO-In	ternal				
C DOCUM	ENTS CONSIDERED TO BE RELEVANT				
Category °	Citation of document, with indication, where appropriate, of the rele	evant passages	Relevant to claim No.		
- Canogory	on a second of a second of the		, to otali to dain to		
Х	US 2003/199115 A1 (MATTOX BARRY 6 23 October 2003 (2003-10-23)	a)	1,7-9		
	abstract paragraphs '0021! - '0033!, '005	58!			
Ιγ	figures 1,2		2-6,		
,			10-14		
Υ	US 6 249 155 B1 (HARTMAN KENNETH 19 June 2001 (2001-06-19)	D ET AL)	2-6, 10-14		
	abstract column 5, line 11 - column 6, lir	00.60	10 14		
	figure 1	ie 00			
		-/			
			ì		
X Furt	her documents are listed in the continuation of box C.	χ Patent family members are listed i	n annex.		
° Special ce	alegories of cited documents :	"T" later document published after the inte	ornational filing date		
consid	ent defining the general state of the art which is not dered to be of particular relevance	or priority date and not in conflict with cited to understand the principle or the invention			
filing o		"X" document of particular relevance; the cannot be considered novel or cannot be considered nov	be considered to		
which	*L* document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) *Y* document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the				
	O' document referring to an oral disclosure, use, exhibition or document is combined with one or more other such document of the means document is combined with one or more other such document is combined with the such document is co				
"P" documi later ti	ent published prior to the international filing date but han the priority date claimed	in the art. *&' document member of the same patent family			
Date of the	actual completion of the international search	Date of mailing of the international sea	rch report		
1	5 April 2005	28/04/2005			
Name and i	mailing address of the ISA European Patent Office, P.B. 5818 Patentlaan 2	Authorized officer			
	NL – 2280 HV Rijswijk Tel. (+31–70) 340–2040, Tx. 31 651 epo nl, Fax: (+31–70) 340–3016	Haller, M			
		,			

INTERNATIONAL SEARCH REPORT

Intertional Application No
PCT/EP2004/053438

		PCT/EP2004/053438
	ation) DOCUMENTS CONSIDERED TO BE RELEVANT	
Category °	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	WO 02/37684 A (SZ TESTSYSTEME AG; KRECKL, ANDREAS; FREY, MARTIN) 10 May 2002 (2002-05-10) abstract page 5, line 5 - page 6, line 18 figures 1,2	2-6, 10-14

Form PCT/ISA/210 (continuation of second sheet) (January 2004)

INTERNATIONAL SEARCH REPORT

information on patent family members

Interitional Application No
PCT/EP2004/053438

Patent document cited in search report		Publication date		Patent family member(s)	Publication date
US 2003199115	A1	23-10-2003	US	2003021309 A1	30-01-2003
US 6249155	B1	19-06-2001	US	2001030556 A1	18-10-2001
WO 0237684	A	10-05-2002	WO	0237684 A1	10-05-2002

Form PCT/ISA/210 (patent family annex) (January 2004)

INTERNATIONALER RECHERCHENBERICHT

In intionales Aktenzeichen PCT/EP2004/053438

_			PC1/E12004/	053436
a. klassi IPK 7	FIZIERUNG DES ANMEL DUNGSGEGENSTANDES H03L7/18 G01J9/02			
Nach der In	ternationalen Patentklassifikation (IPK) oder nach der nationalen Kla	ssifikation und der IPK		
	RCHIERTE GEBIETE			
Recherchies IPK 7	rter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbo H03L G01J H01L	ole)		
Recherchie	rte aber nicht zum Mindestprüfstoff gehörende Veröffent∥chungen, sc	oweit diese unter die rec	herchierten Gebiete fal	len
Während de	er internationalen Recherche konsultierte elektronische Datenbank (N ternal	lame der Datenbank ur	d evtl. verwendete Suc	hbegriffe)
C. ALS WE	SENTLICH ANGESEHENE UNTERLAGEN			
Kategorie°	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angab	e der in Betracht komme	enden Teile	Betr. Anspruch Nr.
х	US 2003/199115 A1 (MATTOX BARRY 6 23. Oktober 2003 (2003-10-23) Zusammenfassung Absätze '0021! - '0033!, '0058!	a)		1,7-9
Y	Abbildungen 1,2			2-6, 10-14
Υ	US 6 249 155 B1 (HARTMAN KENNETH 19. Juni 2001 (2001-06-19) Zusammenfassung Spalte 5, Zeile 11 - Spalte 6, Ze Abbildung 1			2-6, 10-14
	ere Veröffentlichungen sind der Fortsetzung von Feld C zu	X Siehe Anhang	Patentfamilie	
Besonders 'A' Veröffe aber n 'E' älleres Anmel 'L' Veröffe scheln anders soll od ausge 'O' Veröffe elne B 'P' Veröffe dem b Datum des	ehmen Rategorien von angegebenen Veröffentlichungen: Intlichung, die den allgemeinen Stand der Technik definiert, icht als besonders bedeutsam anzusehen ist Dokument, das jedoch erst am oder nach dem internationalen idedatum veröffentlicht worden ist nitlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft er- nien zu lassen, oder durch die das Veröffentlichungsdatum einer an im Recherchenbericht genannten Veröffentlichung belegt werden ler die aus einem anderen besonderen Grund angegeben ist (wie	"T" Spätere Veröffentlic oder dem Prioritäts Anmeldung nicht ke Erfindung zugrunde Theorie angegebet "X" Veröffentlichung vor kann allein aufgrun erfinderischer Tätig "Y" Veröffentlichung vor kann nicht als auf s Werden, wenn dis ' Veröffentlichungen diese Verbindung i "&" Veröffentlichung, di	chung, die nach dem int statum veröffentlicht wo ollidiert, sondern nur zu eilegenden Prinzips ode n ist n besonderer Bedeutur d dieser Veröffentlichu gkeit beruhend betracht n besonderer Bedeutun in besonderer Bedeutun prinderlischer Tätigkeit Veröffentlichung mit ein dieser Kategorie in Ve ür einen Fachmann nal e Mitglied derselben Pa s internationalen Reche	im Verständnis des der er der ihr zugrundellegenden ig; die beanspruchte Erfindung in nicht als neu oder auf et werden ig; die beanspruchte Erfindung beruhend betrachtet er oder mehreren anderen rbindung gebracht wird und heiliegend ist atentfamilie ist
	Postanschrift der Internationalen Recherchenbehörde	Bevollmächtigter B		
	Europäisches Patentamt, P.B. 5818 Patentlaan 2 NL – 2280 HV Rijswijk Tel. (-31–70) 340–2040, Tx. 31 651 epo nl, Fax: (+31–70) 340–3016	Haller,	М	



Interpretationales Aktenzeichen
PCT/EP2004/053438

		2004/053438
		Dote Anomalat Na
rategorie°	Веденствинд der veromentlich ung, soweil өпогаетікт unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
C.(Fortsetz Kategorie*	ung) ALS WESENTLICHANGESEHENE UNTERLAGEN Bezeichnung der Veröffentlichung, soweil erforderlich unter Angabe der in Betracht kommenden Teile WO 02/37684 A (SZ TESTSYSTEME AG; KRECKL, ANDREAS; FREY, MARTIN) 10. Mai 2002 (2002-05-10) Zusammenfassung Seite 5, Zeile 5 - Seite 6, Zeile 18 Abbildungen 1, 2	Betr. Anspruch Nr. 2-6, 10-14

INTERNATIONALER RECHERCHENBERICHT Angaben zu Veröffentlichtungen, die zur selben Patentfamilie gehören



Aligan	en zu veröllenlichen	деп, ане	zur selben Patentfamilie ge	enoren		PCT/EP	2004/053438
im Red ngeführte	cherchenbericht es Patentdokument		Datum der Veröffentlichung		Mitglied(er) der Patentfamilie		Datum der Veröffentlichung
US 2	2003199115	A1	23-10-2003	US	2003021309	A1	30-01-2003
US 6	5249155	В1	19-06-2001	บร	2001030556	5 A1	18-10-2001
WO (237684	Α	10-05-2002	MO	0237684	1 A1	10-05-2002